

1.	Наслов на наставниот предмет	<b>Електроника со практикум</b>			
2.	Код	МФ6Х6			
3.	Студиска програма	Двопредметни студии математика-физика			
4.	Организатор на студиската програма (единица, односно институт, катедра, оддел)	ПМФ, Универзитет “Св. Кирил и Методиј”, Скопје,			
5.	Степен (прв, втор, трет циклус)	прв			
6.	Академска година/семестар	III/6	7.	Број на ЕКТС кредити	4
8.	Наставник	д-р. Атанас Танушевски			
9.	Предуслови за запишување на предметот	Ислушан предметот Електроника			
10.	Цели на предметната програма (компетенции): <ul style="list-style-type: none"> <li>• Сознанија за методот фотолитографија,</li> <li>• Сознанија за претворувачи на некоја физичка величина во електричен сигнал.</li> <li>• Добивање на сознанија за RC кругови.</li> <li>• Кондензатори</li> <li>• Потенциометар како делител на напон</li> <li>• Основи на полупроводници</li> <li>• Видови на диоди</li> <li>• Биполарен транзистор</li> <li>• FET транзистор</li> <li>• Практични вежби со FET транзистор</li> <li>• Операционен засилувач</li> <li>• Комбинаторна логика</li> <li>• Дигитална логика</li> <li>• Мултивибратори</li> <li>• Бројачи</li> <li>• RAM</li> <li>• Автоматска контрола на процеси</li> <li>• Конверзија од дигитален во аналоген сигнал</li> </ul>				
11.	Содржина на предметната програма: <ul style="list-style-type: none"> <li>• Основи на фотолитографија, проектирање на електрично коло на каширан пертинакс.</li> <li>• Конструкција на извор на напон за напојување на електронските уреди.</li> <li>• Симулација на електрично коло</li> <li>• PCB CAD софтверски пакет</li> <li>• Фотолитографија</li> <li>• Изработка полупроводнички елементи и интегрирани кола</li> <li>• Техника на лемење</li> <li>• Извори на напон</li> <li>• Трансформатор</li> <li>• Стабилизатор и регулатор на напонот</li> <li>• Опрема за електронски кругови: мултиметар, работна табла и осцилоскоп</li> <li>• Видови и вредности на кондензатори</li> <li>• Основи наелектрична струја, напон и моќност</li> <li>• RC кругови</li> <li>• Примена на RC кругови како филтер</li> <li>• Напонски делител</li> </ul>				

	<ul style="list-style-type: none"> <li>• Основи на диода</li> <li>• Карактеристики на диоди</li> <li>• Примена на диоди</li> <li>• Основи на биполарен транзистор</li> <li>• Анализа на транзисторски кругови</li> <li>• Практични вжби со биполарен транзистор</li> <li>• Основи на FET транзистор</li> <li>• Практични вежби со FET транзистор</li> <li>• Вовед во операционен засилувач</li> <li>• Операционен засилувач m 741</li> <li>• Практични вежби со операционен засилувач m 741</li> <li>• Компаратори и осцилатори</li> <li>• Практични вежби со компаратори и осцилатори</li> <li>• Основи на комбинаторна логика</li> <li>• Основи на дигитална логика</li> <li>• LED логички индикатори и прекинувачи</li> <li>• Мултивибратор</li> <li>• Моностаблен мултивибратор</li> <li>• Бинарен бројач</li> <li>• RAM меморија</li> <li>• Основи на автоматска контрола на процеси</li> <li>• Режиими на контрола на процеси</li> <li>• D / A конвертор произведен од познати чипови.</li> </ul>			
12.	Методи на учење: следење на настава, изработка на лабораториските вежби и проектни задачи.			
13.	Вкупен расположив фонд на време	160 часа		
14.	Распределба на расположивото време	100 часа наставни активности (неделен фонд: 2 часа предавања и 2 часа лабораториски вежби) + 50 часа други форми на активности		
15.	Форми на наставните активности	15.1	Предавања-теоретска настава	60 часа
		15.2	Вежби (лабораториски, аудиториски), семинари, тимска работа	40 часа
16.	Други форми на активности	16.1	Проектни задачи	20 часа
		16.2	Самостојни задачи	20 часа
		16.3	Домашно учење	20 часа
17.	Начин на оценување			
	17.1.	Тестови (писмен и практичен)		80
	17.2.	Семинарска работа/проект		10
	17.3.	Активност и учество		10
	17.4.	Завршен испит		/
18.	Критериуми за оценување (бодови/оценка)	до 50 бода		5 (пет) (F)
		од 51 до 60 бода		6 (шест) (E)
		од 61 до 70 бода		7 (седум) (D)
		од 71 до 80 бода		8 (осум) (C)

		од 81 до 90 бода	9 (девет) (B)		
		од 91 до 100 бода	10 (десет) (A)		
19.	Услови за потпис и полагање на завршен испит	Право на потпис имаат студентите кои редовно ги следеле предавањата и ги изработиле лабораториските вежби. Услов за полагање на завршниот испит е студентите да ги имаат потпишано елаборати за изработените лабораториски вежби.			
20.	Јазик на кој се изведува наставата	Македонски јазик			
21	Метод на следење на квалитетот на наставата	2 колоквиуми и семинарска работа			
22.	Литература				
	Задолжителна литература				
22.1	Ред.број	Автор	Наслов	Издавач	Година
	1.	Daniel M. Kaplan and Christopher G. White	Hands-On Electronics	Cambridge University Press	2003
	2.	Jacob Millman & Christos C Halkias	Integrated Electronics: Analog and Digital Circuits and Systems	Tata McGraw-Hill	2002
	3.	М. Ристов, М. Митрески,	Апарати и инструменти (практикум)	ПМФ, Скопје,	1996
22.2	Дополнителна литература				
	Ред.број	Автор	Наслов	Издавач	Година
	1.	Owen Bishop	Electronics: A First Course, Second Edition	Newnes	2011
	3.	William C. Dunn,	Introduction to Instrumentation, Sensors, And Process Control	Artech House Inc.,	2006